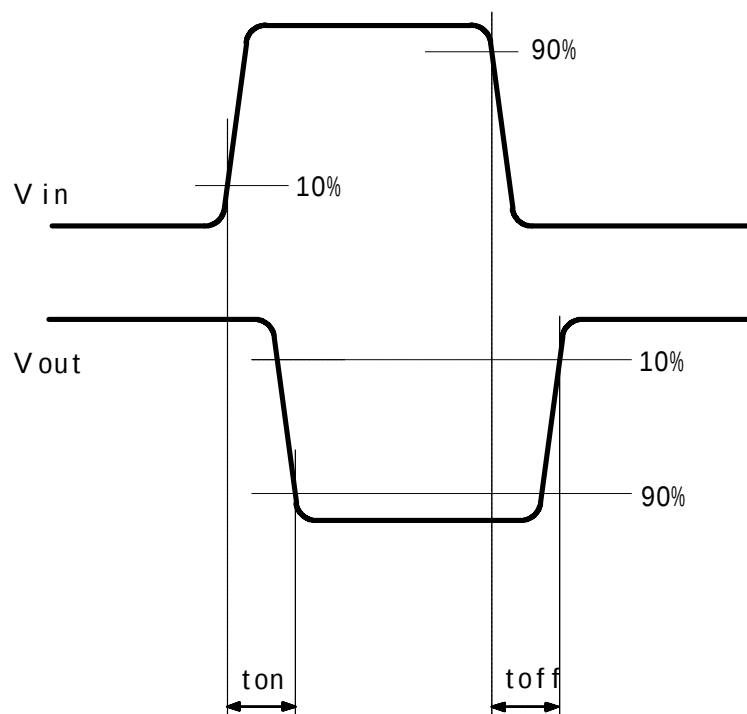
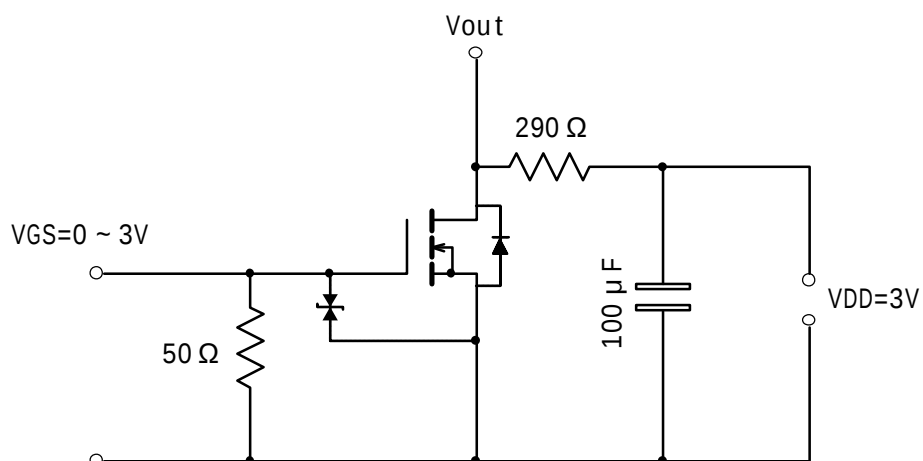


製品規格 / Product Specification					DESIGNED	CHECKED	CHECKED	APPROVED				
品種名 / Type Number : U P 0 1 8 7 B 0 0 L 3)					N.KASUYA	T.KUBO	S.NAKAGAWA					
種別 / Type	シリコン電界効果トランジスタ / Silicon Field Effect Transistors											
用途 / Application	スイッチング用 / Switching											
構造 / Structure	Nチャネル MOS形 / N-Channel MOS Type											
外形 / Out line	SSMini5-F2					マーク記号 / Marking		4M				
絶対最大定格 / Absolute Maximum Ratings	VDSS	VGSS	ID	IDp	総合 Total	1)PT	Tch	Tstg				
	30	± 12	100	200		125	125	-55 ~ +125				
	(V)	(V)	(mA)	(mA)		(mW)	()	()				
電気的特性 / Electrical characteristics (Ta=25±3)												
項目 / Item	記号 / Symbol	測定条件 / Measuring condition			typ.	Limit		Unit				
						min.	max.					
ドレイン・ソース電圧 Drain-Source Voltage	VDSS	ID=10 μ A, VGS=0				30		V				
ドレイン・ソース遮断電流 Drain-Source Cutoff Current	IDSS	VDS=20V, VGS=0					1.0	μA				
ゲート・ソース遮断電流 Gate-Source Cutoff Current	IGSS	VGS= ± 10V, VDS=0					±10	μA				
ゲートしきい値電圧 Gate Threshold Voltage	Vth	ID=1.0 μ A, VDS=3.0V			1.0	0.5	1.5	V				
ドレイン・オン抵抗 Drain Resistance (ON)	RDS(ON)	ID=10mA, VGS=2.5V			7		12	Ω				
ドレイン・オン抵抗 Drain Resistance (ON)	RDS(ON)	ID=10mA, VGS=4.0V			5		8	Ω				
伝達アドミタンス Forward Transfer Admittance	Yfs	ID=10mA, VDS=3V, f=1kHz			55	20		mS				
入力容量 Small-Signal Short-Circuit Input Capacitance	Ciss	VDS=3V, VGS=0, f=1MHz			12			pF				
出力容量 Small-Signal Short-Circuit Output Capacitance	Coss	VDS=3V, VGS=0, f=1MHz			10			pF				
帰還容量 Small-Signal Reverse Transfer Capacitance	Crss	VDS=3V, VGS=0, f=1MHz			6			pF				
ターンオン時間 Turn-on Time	ton	VDD=3V, VGS=0 ~ 3V, ID=10mA			350			ns				
ターンオフ時間 Turn-off Time	toff	VDD=3V, VGS=3 ~ 0V, ID=10mA			350			ns				
Note: 測定方法は、日本工業規格 JIS C 7030 トランジスタ測定方法による。 Measuring methods are based on JAPANESE INDUSTRIAL STANDARD JIS C 7030 Measuring methods for transistors.												
この規格は、個々のトランジスタについての特性を表している。 This specification is a characteristics against the individual transistors.												
内部接続図 / Internally connected circuit												
1) 全許容損失 / All of power dissipation 2) See test circuit 3) 包装 / Packing <table><tr><td>Code</td><td>包装形態 / Packing form</td></tr><tr><td>L</td><td>エンボスTXタイプ / embossed TX type</td></tr></table>									Code	包装形態 / Packing form	L	エンボスTXタイプ / embossed TX type
Code	包装形態 / Packing form											
L	エンボスTXタイプ / embossed TX type											
2004.06.24												
Established Revised												

製品規格 / Product Specification

品種名 / Type Number : U P 0 1 8 7 B 0 0 L
3)

ターンオン・ターンオフ試験回路 / ton, toff Test CirCuit



2004.06.24

Established

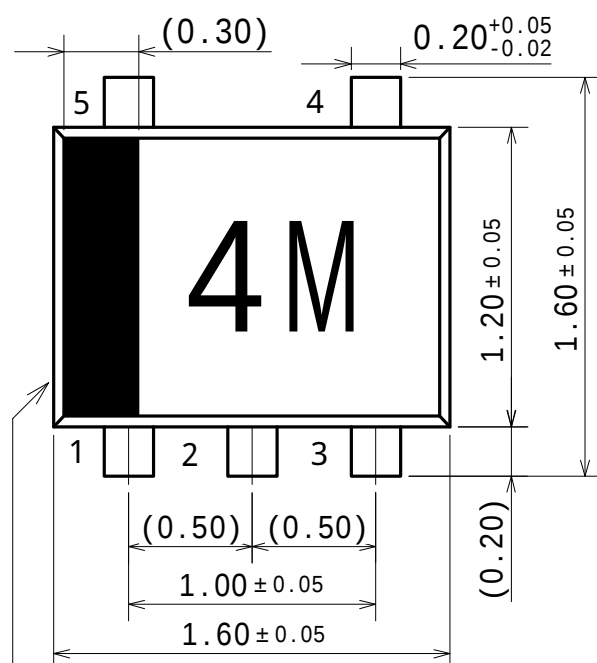
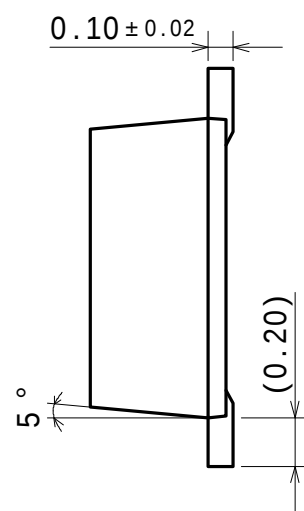
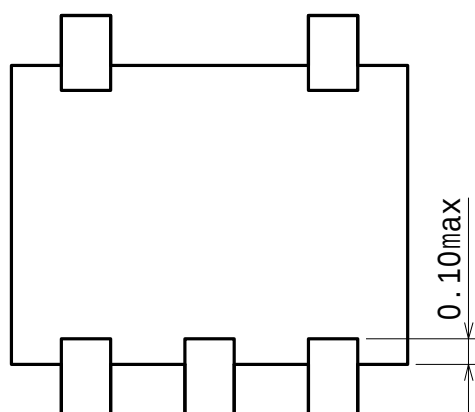
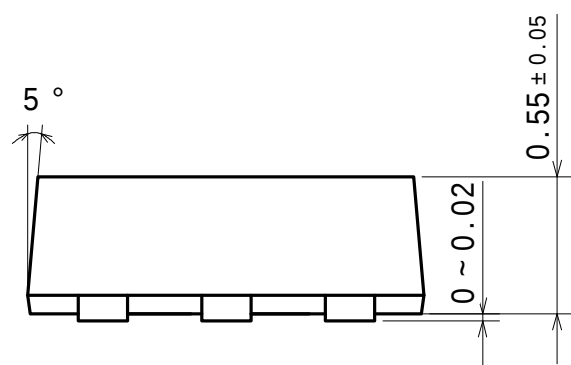
Revised

製品規格 / Product Specification

外形図 / Out Line

品種名 / Type Number : U P 0 1 8 7 B 0 0 L
3)

Unit:mm

1 番ピン端子表示 /
Display at No.1 lead注) 品名略号のみ表示
Display at trademark

項目 / Item	内容 / Contents
リード材質 / Lead Material	銅系 / Cu
リード処理 / Lead Process	はんだ(Sn-2Bi)めっき / Solder(Sn-2Bi) plating
モールド材質 / Mold Material	エポキシ樹脂 / Epoxy

- 1.Gate(FET1)
- 2.Source
- 3.Gate(FET2)
- 4.Drain(FET2)
- 5.Drain(FET1)

2004.06.24

Established

Revised